

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

ZÁZNAMOVÝ ARCH – ověření nově vytvořených/inovovaných materiálů

Číslo projektu	CZ.1.07/1.5.00/34.0015
Číslo a název šablony klíčové aktivity	III/2 Inovace a zkvalitnění výuky prostřednictvím ICT
Tematická oblast	ELEKTRONIKA

Pořadové číslo	Datum ověření	Třída	Téma	Označení materiálu (přílohy)	Jméno vyučujícího
1	12.3.2013	MS2	Zapojení do hvězdy	VY_32_INOVACE_24_01	Ing. Mikuláš Derňár
2	15.3.2013	MS2	Zapojení do trojúhelníku	VY_32_INOVACE_24_02	Ing. Mikuláš Derňár
3	12.4.2013	MS2	Vedení proudu ve vakuu	VY_32_INOVACE_24_03	Ing. Mikuláš Derňár
4	22.4.2013	MS2	Elektronky	VY_32_INOVACE_24_04	Ing. Mikuláš Derňár
5	22.4.2013	MS2	Obrazovka černobílá	VY_32_INOVACE_24_05	Ing. Mikuláš Derňár
6	23.4.2013	MS2	Obrazovka barevná	VY_32_INOVACE_24_06	Ing. Mikuláš Derňár
7	20.5.2013	MS2	Polovodiče vlastní	VY_32_INOVACE_24_07	Ing. Mikuláš Derňár
8	21.5.2013	MS2	Polovodiče nevlastní	VY_32_INOVACE_24_08	Ing. Mikuláš Derňár
9	24.5.2013	MS2	Polovodičové součástky	VY_32_INOVACE_24_09	Ing. Mikuláš Derňár
10	21.5.2013	MS2	PN přechod bez napětí	VY_32_INOVACE_24_10	Ing. Mikuláš Derňár
11	24.5.2013	MS2	PN přechod s	VY_32_INOVACE_24_11	Ing. Mikuláš Derňár

INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

			napětím		
12	3.6.2013	MS2	VA-charakteristika diody	VY_32_INOVACE_24_12	Ing. Mikuláš Derňár
13	3.6.2013	MS2	Polovodičové diody	VY_32_INOVACE_24_13	Ing. Mikuláš Derňár
14	4.6.2013	MS2	Tranzistory bipolární	VY_32_INOVACE_24_14	Ing. Mikuláš Derňár
15	4.6.2013	MS2	Tranzistory bipolární - výstupní charakteristiky	VY_32_INOVACE_24_15	Ing. Mikuláš Derňár
16	11.6.2013	MS2	Tranzistor bipolární jako zesilovač	VY_32_INOVACE_24_16	Ing. Mikuláš Derňár
17	11.6.2013	MS2	Tranzistory unipolární	VY_32_INOVACE_24_17	Ing. Mikuláš Derňár
18	12.6.2013	MS2	Tyristory	VY_32_INOVACE_24_18	Ing. Mikuláš Derňár
19	12.6.2013	MS2	Řízení tyristoru	VY_32_INOVACE_24_19	Ing. Mikuláš Derňár
20	12.6.2013	MS2	Integrované obvody	VY_32_INOVACE_24_20	Ing. Mikuláš Derňár